



IC'Alps parée au décollage

Lancée en mars 2018 sur des bases solides, la jeune entreprise IC'Alps ambitionne d'accélérer rapidement son activité de conception et fourniture de puces électroniques sur mesure ASIC/SoC*.



- Ingénierie
et études techniques
- Meylan
- 20 personnes

Lucille Engels, directrice des opérations, Jean-Luc Triouleyre, CEO et co-fondateur.

L'équipe d'IC'Alps est constituée d'experts des semi-conducteurs ayant en moyenne 20 ans d'expérience dans ce domaine. Les marchés visés ? Les applications médicales pour moitié de l'activité et les secteurs industriels, transport, IoT, aux cycles plus courts. "Dès le départ, nous avons eu la chance de nouer un accord avec le groupe industriel Doliam, basé en région parisienne, regroupant plusieurs entreprises dans le médical. Notre objectif à court terme est de signer autant de contrats externes que de contrats internes avec l'une des sociétés du groupe", explique Jean-Luc Triouleyre, CEO et co-fondateur. La start-up, qui a ainsi réussi à lever 3 M€ sur deux ans et ouvre un établissement secondaire à Tours, proche d'autres struc-

tures de Doliam, souhaite atteindre une masse critique de 10 à 15 projets avec un effectif de 40 à 50 collaborateurs.

Innovation et implication

Point fort d'IC'Alps, le fait que ses collaborateurs soient individuellement et collectivement impliqués, réactifs et professionnels afin de concevoir et livrer des solutions techniques optimisées pour chaque produit innovant de ses clients. L'entreprise s'engage dans un plan de qualité complet pour obtenir les certifications ISO 9001 et 13485 (médical), EN9100 (aéronautique et spatial). Déjà adhérente de Minalogic, Inovallée et Medicalps, en discussion avec d'autres pôles, elle souhaite devenir un membre actif de l'écosystème de l'innovation.

A. Zylberberg

✓ En électronique comme en gastronomie, "les deux secrets d'un succès : qualité et créativité", affirmait Paul Bocuse.

*Application Specific Integrated Circuit (circuit intégré propre à une application) / System on Chip (système sur puce)